



FLIP FLOP Tipo JK e D

Faculdade Anhanguera de Tecnologia de SBC

Relatório de Circuitos Lógicos- Laboratório

Professor Ms. Cristiano Malheiro Turma: Bancada nº:

Data de Entrega:

Relatório: ☐ ACEITO

☐ RECUSADO

☐ CORRIGIR

2ª Experiência: Flip- Flops JK e D

NOMES DOS INTEGRANTES DO GRUPO	RA
Profº. Cristiano Malheiro	
Tecnologia em Automação Industrial ____ semestre	



FLIP FLOP Tipo JK e D

1) OBJETIVO:

- Familiarização com dois tipos principais e básicos de Flip-Flop.
- Verificação do funcionamento dos Flip- Flops.

2) PROCEDIMENTO EXPERIMENTAL:

2.1) Material Necessário:

- Placa Didática;
- Protoboard;
- Circuitos Integrados: 7474 e 7476.

2.2) Utilizando-se a placa didática e as ligações via protoboard, teste os dois tipos de Flip-Flops, injetando sinais de alimentação, clock e saída normal. Feito isso, complete a tabela verdade abaixo e chame o professor para verificação.

7476		
J	K	Q _{n+1}
0	0	
0	1	
1	0	
1	1	

7474	
D	Q _{n+1}
0	
1	

Esquema de Ligação:

